

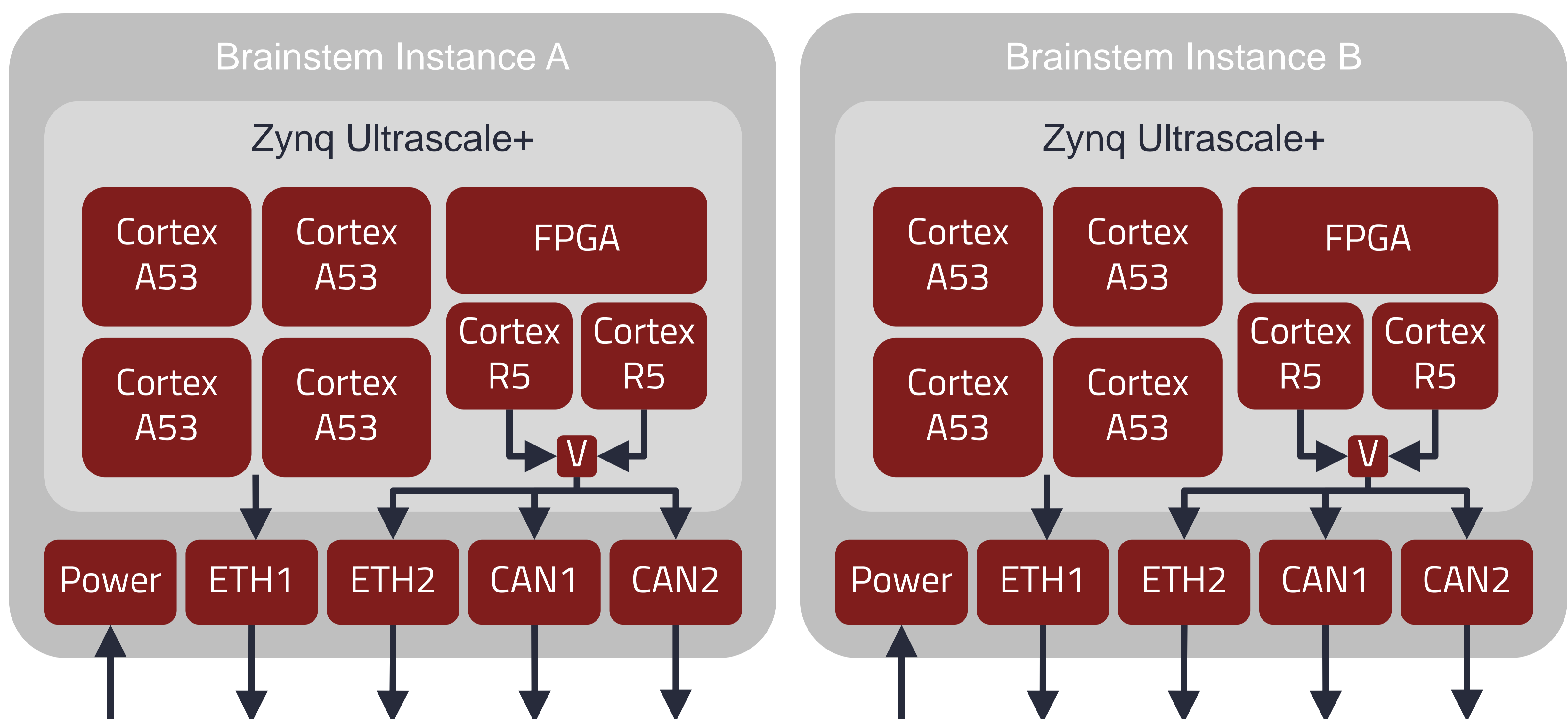
Das Stammhirn

Fail-Operational, Echtzeitfähig, Leistungsstark

Dennis Niedballa
Universität Stuttgart



Schematische Darstellung des Stammhirns



Die wichtigsten Merkmale

- Duo-Duplex Architektur
- Hauptrecheneinheit: Zynq Ultrascale+ ZU3EG SoC von Xilinx auf einem TE0820 Rechnermodul von Trenz Electronic
- Quad-Core ARM Cortex-A53
- Dual-core ARM Cortex-R5
- 2 GB DDR4 SDRAM
- 128 MB QSPI-Boot Flash
- 8 GB e.MMC
- 2x Gbit Eth. , 2x CAN
- 48 V DC Spannungsversorgung

Aktueller + nächster Prototyp

